

Curriculum Vitae

ING. JUAN M. CALDERON CHAVEZ

Calle 7 sur # 27^a - 65, Santa Isabel, Bogotá, Colombia

Telefono : 310-8695341 2374632

E-mail: juan_mch77@hotmail.com

Datos Personales

Nombres	Juan Manuel
Apellidos	Calderón Chavez
Identificación	CC. 79.906.173 bogota
Fecha de Nacimiento	3 de Enero de 1977
Lugar de Nacimiento	La mesa (Cundinamarca)
Estado Civil	Soltero
Dirección de la Residencia	Cll 7 sur # 27 ^a -65
Barrio	Santa Isabel
Teléfono	2374632

ESTUDIOS REALIZADOS

Primaria	: Nuevo Colegio Francés 1987 Santafe de Bogota
Secundaria	: Colegio Agustiniano de San Nicolás 1993. Santafe de Bogota

Universitarios : Ingeniería Electrónica
Universidad Santo Tomas de Aquino
2002. Santafe de Bogota.

CURSOS TOMADOS

Seminarios y Congresos

- Seminario: Diseño Digital y Lenguajes de Descripción de Hardware
Dirigido por: Ing Pablo E, Páez de la Universidad Distrital Francisco José de Caldas.
Universidad Santo Tomas de Aquino, Santafe de Bogota, Octubre 2000-Enero 2001.
- Congreso Internacional en Inteligencia computacional.
Presidente del comité científico: Ing PhD Eduardo Sánchez del Swiss Federal
Institute of technology
Universidad Nacional de Colombia-Sede Medellín.
- Curso: Inteligencia computacional: Teoría y aplicaciones.
Universidad Nacional de Colombia, Facultad de ingeniería, Unidad de educación
continuada, Santafe de Bogota, Septiembre de 2002.

CURSOS DESARROLLADOS

- Diseñado curso titulado “Introducción a la Ingeniería de Diseño de Hardware” para
Profesores, Monitores y estudiantes de ultimo semestre.
- Diseñado y desarrollado curso titulado “Diseño Digital básico con FPGA ” Este
curso se diseño y desarrollo dentro de la monitoria del área de Digitales I en el
segundo semestre de 2001. Universidad Santo Tomas de Aquino.
Supervisado por: Ing. Dairo Millán.
- **Artículos Publicados**
“Diseño e Implementación de Redes Neuronales Estáticas, Software de
Simulación y Sistema de Desarrollo”.
Publicado en: Las Memorias del II Concurso Nacional de Trabajos de Grado Martin
Lutz.

EXPERIENCIA LABORAL

- **Trabajo Actual.**

Profesor del área de “Técnicas digitales II”

Universidad Santo Tomas de Aquino, Santafe de Bogotá DC.

- Ingeniero de soporte para el montaje y adecuación de sonido en vivo. Koyi-K-Utho Group, Santafe de Bogota DC, Ibagué, Colombia, Mayo-Julio de 2002

Diseño y Desarrollo del curso titulado “Diseño Digital básico con FPGA ”.

Universidad Santo Tomas de Aquino, Santafe de Bogota DC, Agosto-Noviembre de 2001

HONORES ACADEMICOS Y RECONOCIMIENTOS

- Tesis de Grado, “Diseño e implementación de Redes Neuronales Artificiales estáticas, software de simulación y sistema de desarrollo”, Trabajo Meritorio, Universidad Santo Tomas De Aquino, Santa fe de Bogotá DC, Colombia, Mayo 2002.

AREAS DE INTERÉS DE INVESTIGACIÓN Y DESARROLLO

- Ciencias de la Computación
- Metodologías de Diseño VHDL.
- Síntesis en arquitecturas específicas.
- Desarrollo de Herramientas EDA, y ambientes de sistema integrados para Diseño Electrónico.

REFERENCIAS

- Ing. José Paternina Anaya : Profesor de Tiempo Completo, Universidad Santo Tomas De Aquino. Tel.: (03315) 3385565, 5723008.
- Ing. Eduardo Enrique Arango: Ingeniero de logística y envasado de Cervecería

Leona, Tel.: (091) 8574425 Ext: 1314, 6277853.

ING. Juan Manuel Calderón Chavez
CN20635337